

**Dipartimento di Ingegneria - Corso di Laurea in Ingegneria Informatica ed Elettronica -
Orario delle lezioni a.a. 2018/2019- I anno - I semestre (17/09/2018 - 14/12/2018)**

	LUNEDÌ	aule	MARTEDÌ	aule	MERCOLEDÌ	aule	GIOVEDÌ	aule	VENERDÌ	aule	SABATO	
8.30 9.30							Geometria e Algebra	A	Fondamenti di informatica	A		Analisi matematica I G. Vinti 8 cfu Geometria e Algebra F. Pambianco 8 cfu Fondamenti di Informatica con laboratorio E. Di Giacomo 9 cfu
9.30 10.30	Geometria e Algebra	A	Fondamenti di informatica	A			Geometria e Algebra	A	Fondamenti di informatica	A		
10.30 11.30	Geometria e Algebra	A	Fondamenti di informatica	A			Fondamenti di informatica	A	Fondamenti di informatica	A		
11.30 12.30	Analisi matematica I	A	Geometria e Algebra	A			Fondamenti di informatica	A	Analisi matematica I	A		
12.30 13.30	Analisi matematica I	A	Geometria e Algebra	A			Fondamenti di informatica	A	Analisi matematica I	A		
14.30 15.30							Analisi matematica I	A				
15.30 16.30							Analisi matematica I	A				
16.30 17.30												
17.30 18.30												

I pomeriggi di lunedì e mercoledì sono riservati alle lezioni di lingua inglese. Per l'orario delle lezioni si consulti il sito del CLA <http://cla.unipg.it/>

Il Presidente del C.I.L. in Ingegneria dell'Informazione
Prof. Paolo Valigi

Il Direttore del Dipartimento di Ingegneria
Prof. Giuseppe Saccomandi

**Dipartimento di Ingegneria - Corso di Laurea in Ingegneria Informatica ed Elettronica –
Orario delle lezioni a.a. 2018/2019- II anno - I semestre (17/09/2018 - 14/12/2018)**

	LUNEDÌ	aule	MARTEDÌ	aule	MERCOLEDÌ	aule	GIOVEDÌ	aule	VENERDÌ	aule	SABATO	
8.30 9.30	Calcolo della probabilità	3	Teoria dei circuiti	3	Architetture dei calcolatori	3						Architetture dei calcolatori e sistemi operativi C. Binucci 9 cfu Calcolo della probabilità P. Carbone 6 cfu Fisica B G. Carloti 8 cfu Teoria dei circuiti Modulo A R. Perfetti 6 cfu
9.30 10.30	Calcolo della probabilità	3	Teoria dei circuiti	3	Architetture dei calcolatori	3	Teoria dei circuiti	3				
10.30 11.30	Calcolo della probabilità	3	Teoria dei circuiti	3	Fisica B	3	Teoria dei circuiti	3	Architetture dei calcolatori	3		
11.30 12.30	Fisica B	3	Calcolo della probabilità	3	Fisica B	3	Fisica B	3	Architetture dei calcolatori	3		
12.30 13.30	Fisica B	3	Calcolo della probabilità	3	Fisica B	3	Fisica B	3	Architetture dei calcolatori	3		
14.30 15.30							Architetture dei calcolatori	3				
15.30 16.30							Architetture dei calcolatori	3				
16.30 17.30							Architetture dei calcolatori	3				
17.30 18.30												

Il Presidente del C.I.L in Ingegneria dell Informazione
Prof. Paolo Valigi

Il Direttore del Dipartimento di Ingegneria
Prof. Giuseppe Saccomandi

**Dipartimento di Ingegneria - Corso di Laurea in Ingegneria Informatica ed Elettronica -
Orario delle lezioni a.a. 2018/2019- III anno - I semestre (17/09/2018 - 14/12/2018)**

	LUNEDÌ	aule	MARTEDÌ	aule	MERCOLEDÌ	aule	GIOVEDÌ	aule	VENERDÌ	aule	SABATO	
8.30 9.30	Soft Skills (dettagli pag successiva)	E	Fondamenti di Internet con lab.	4	Campi e.m.	4	Reti logiche e microcontrollori con lab.	4	Fondamenti di Internet con lab.	4		Economia e organizzazione aziendale Soft Skills 9 cfu
9.30 10.30	Soft Skills (dettagli pag successiva)	E	Fondamenti di Internet con lab.	4	Campi e.m.	4	Reti logiche e microcontrollori con lab.	4	Fondamenti di Internet con lab.	4		Fondamenti di Internet con lab. G. Reali L. Rugini 9/12 cfu
10.30 11.30			Fondamenti di Internet con lab.	4	Campi e.m.	4	Fondamenti di Internet con lab.	4	Fondamenti di Internet con lab.	4		Reti Logiche e microcontrollori con lab. A. Scorzoni 9/12 cfu
11.30 12.30	Basi di Dati	4	Campi e.m.	4	Reti logiche e microcontrollori con lab.	4	Fondamenti di Internet con lab.	4	Basi di Dati	4		CURRICULUM ELETTRONICA
12.30 13.30	Basi di Dati	4	Campi e.m.	4	Reti logiche e microcontrollori con lab.	4	Fondamenti di Internet con lab.	4	Basi di Dati*	4		Campi elettromagnetici con lab. M. Mongiardo G. Venanzoni 9 cfu
14.30 15.30	Basi di Dati	4	Reti logiche e microcontrollori con lab.	4	Basi di Dati	4	Campi e.m.	4				Misure elettroniche Modulo A A. Moschitta 3 cfu
15.30 16.30	Basi di Dati	4	Reti logiche e microcontrollori con lab.	4	Basi di Dati	4	Campi e.m.	4	Economia	4		CURRICULUM INFORMATICA
16.30 17.30	Economia	4	Reti logiche e microcontrollori con lab.	4	Misure elettroniche Modulo A/ Reti Logiche e microcontrollori con lab **	4	Misure elettroniche Modulo A	7	Economia	4		Basi di Dati G. Liotta 9 cfu
17.30 18.30	Economia	4	Reti logiche e microcontrollori con lab.*	4	Misure elettroniche Modulo A/ Reti Logiche e microcontrollori con lab**	4	Misure elettroniche Modulo A	7	Soft Skills (dettagli pag successiva)	4		
18.30 19.30	Economia	4			Misure elettroniche Modulo A/ Reti Logiche e microcontrollori con lab**	4			Soft Skills (dettagli pag successiva)	4		

(*) Le ore contrassegnate si terranno solo su indicazione del docente (***) Prime sei settimane: Misure Elettroniche. Settimane successive: Reti Logiche e Microcontrollori.

le lezioni del modulo di
SOFT SKILLS
avranno il seguente calendario

prof. Roselli:

LUNEDÌ ore 9.00-10.30 del 29/10, 05/11, 26/11, 03/12 AULA E

prof. Carbone:

VENERDÌ ore 17.30-19.30 del 02/11, 09/11, 23/11, 30/11 AULA 4